

# Paweł, Poczekaj, o

## List of Publications by Year in descending order

Source: <https://exaly.com/author-pdf/9451838/publications.pdf>

Version: 2024-02-01

9  
papers

19  
citations

2682572  
2  
h-index

2272923  
4  
g-index

9  
all docs

9  
docs citations

9  
times ranked

4  
citing authors

#	ARTICLE	IF	CITATIONS
1	FPGA implementation of 3-D separable Gauss filter using pipeline rotation structures. , 2015, , .		5
2	Algorithm for realisation, parameter analysis, and measurement of pipelined separable 3D finite impulse response filters composed of Givens rotation structures. IET Signal Processing, 2018, 12, 857-867.	1.5	5
3	Synthesis and Realization of 3-D Orthogonal FIR Filters Using Pipeline Structures. Circuits, Systems, and Signal Processing, 2018, 37, 1669-1691.	2.0	4
4	Modern computing methods for digital signal processing engineering systems. Procedia Computer Science, 2021, 192, 3534-3541.	2.0	3
5	Hardware implementation of 3D pipelined laplace filter based on rotation structures. , 2017, , .		1
6	Synthesis algorithm of low sensitivity nonseparable finite impulse response filters configured of fast orthogonal rotation structures implemented in field programmable gate arrays IC. IET Signal Processing, 2022, 16, 449-462.	1.5	1
7	Potokowa realizacja trójwymiarowego filtru uśredniającego w oparciu o struktury rotatorowe. Przegląd Elektrotechniczny, 2016, 1, 10-13.	0.2	0
8	Implementacja sprzętowa potokowego filtru uśredniającego 3D w układzie FPGA. Przegląd Elektrotechniczny, 2017, 1, 19-21.	0.2	0
9	Analiza wybranych metod realizacji sprzętowej rotatorów Givensa w układzie FPGA. Przegląd Elektrotechniczny, 2018, 1, 28-30.	0.2	0